



MOTORES ACIONADOS POR INVERSORES: EXAME DE MÉTODOS DE MODULAÇÃO VETORIAIS PARA MITIGAÇÃO DA TENSÃO DE MODO COMUM E SEUS IMPACTOS NAS SOBRETENSÕES TRANSITÓRIAS

André M. Alzamora*¹ e Hélder de Paula¹

¹FEELT – Universidade Federal de Uberlândia
Av. João Naves de Ávila, 2121, Campus Santa Mônica, Bloco 3N, 38408-100, Uberlândia, Minas Gerais, Brasil

Resumo - As variações da tensão de modo comum produzidas durante a operação natural de um inversor sobre as capacitâncias para a terra de todos os componentes de um sistema de acionamento produzem correntes de modo comum de alta frequência, responsáveis por diversos problemas. Sobretensões transitórias nos terminais do motor também podem ser geradas pelo chaveamento, caso a conexão entre motor e conversor empregue cabos longos. Nesse artigo, diferentes técnicas de mitigação da tensão de modo comum, baseadas em modificações do chaveamento do inversor, são confrontadas, sob diferentes critérios. Para tanto, simulações foram realizadas no Simulink, empregando-se sofisticados modelos para a representação do conversor, cabo, motor e transformador, capazes de reproduzir o comportamento do sistema em uma ampla faixa de frequências. A partir dos resultados obtidos, as vantagens e limitações de cada uma das técnicas são apresentadas e discutidas.

Palavras-Chave – Compatibilidade eletromagnética, correntes de modo comum, modelagem para alta frequência, PWM, sobretensões transitórias.

INVERTER-DRIVEN MOTORS: EXAMINATION OF VETORIAL MODULATION COMMON-MODE VOLTAGE MITIGATION TECHNIQUES AND ITS IMPACTS ON TRANSIENT OVERVOLTAGES

Abstract - The common mode voltage transitions produced by an inverter operation, applied over the capacitances-to-ground of all components of a drive system, produce high frequency common mode currents, responsible for various problems. Overvoltages at the motor terminals can also be generated if the connection between motor and converter is made by long cables. In this article, different common-mode voltage mitigation techniques, based on inverter switching modifications, are confronted, under different criteria. For this purpose, simulations were performed in the Simulink, using sophisticated models for

the representation of the converter, cable, motor and transformer, able to accurately reproduce the system behavior over wide a frequency range. From the obtained results, the advantages and limitations of each one of the techniques are presented and discussed.

Keywords - Common mode currents, electromagnetic compatibility, high frequency modeling, PWM, transient overvoltages.

I. INTRODUÇÃO

Os principais métodos para controle das chaves do inversor são baseados na modulação por largura de pulso (PWM). No início, as principais preocupações acerca do seu emprego giravam em torno da ventilação insuficiente em baixas velocidades, perdas adicionais produzidas pela presença de componentes harmônicas na tensão de saída do inversor, aumento da temperatura de operação da máquina (reduzindo sua vida útil), vibrações mecânicas causadas pelas oscilações do conjugado eletromagnético, dentre outras [1]. Com o aumento substancial da frequência de chaveamento decorrente do desenvolvimento e utilização dos IGBTs, esses problemas foram minimizados; diversos outros, no entanto, surgiram, tais como sobretensões transitórias nos terminais do motor (quando o acionamento utiliza cabos relativamente longos) [2], [3], [4] e o surgimento de correntes transitórias que fluem através das capacitâncias mútuas do cabo e também pelas capacitâncias intrínsecas do conversor, cabo e motor à terra [5], [6].

As correntes de alta frequência que fluem através dos acoplamentos capacitivos existentes entre os componentes do sistema e a terra, retornando por esta última, também chamadas de correntes de modo comum (CMC), são produzidas pela tensão de modo comum (TMC). A TMC é gerada naturalmente durante a operação de um inversor trifásico PWM e pode ser definida como o potencial entre o neutro da carga ligada em estrela e o ponto médio do barramento DC. Em aplicações de acionamento de motores elétricos, estas correntes podem conduzir à redução da vida útil da máquina por falhas no rolamento [7], interferências eletromagnéticas em equipamentos eletrônicos [8] e também atuação indevida de relés de proteção de falta à terra [9].

*andre.alzamora@outlook.com

Diversas formas de mitigação da tensão de modo comum em inversores são encontradas na literatura, como, por exemplo, utilização de filtros [10], emprego de inversores de três níveis [11], entre outras. No entanto, todos estes métodos apresentam desvantagens por incluírem a adição de estruturas externas ao inversor aumentando o custo global do sistema e o seu nível de complexidade, reduzindo também sua confiabilidade. Por outro lado, é possível reduzir a TMC através de modificações do algoritmo que controla as chaves do inversor. Esta alternativa, além de ser facilmente implementável, não adiciona dispositivos extras ao sistema (pois estão em nível de *software*) e apresentam resultados satisfatórios. Cada um dos métodos desse tipo possui características particulares, de forma que análises devem ser realizadas pelo projetista para se determinar qual é mais viável para determinada aplicação. Nos casos em que a conexão entre conversor e motor é realizada através de cabos longos, outros fenômenos, como as sobretensões transitórias nos terminais do motor, devem ser analisados com rigor, pois podem ser intensificados, como efeito colateral. Diferentes estudos, tais como aqueles realizados por [12] e [13], comparam as principais modulações existentes em diversos aspectos, mas nenhum deles possui foco nos casos onde a ligação entre o conversor e motor é realizada através de cabos longos, necessitando, desta forma, de uma análise mais profunda do impacto das técnicas estudadas nas sobretensões transitórias às quais o motor fica submetido.

Neste contexto, o objetivo deste artigo é comparar criticamente os principais métodos que se baseiam em modificações da modulação dos inversores para a redução da TMC, tendo, como principais diferenciais em relação a outros trabalhos encontrados na literatura, os seguintes aspectos:

(i) Avaliação dos seus efeitos também no nível de sobretensão transitória gerada nos terminais do motor, visando aplicações em cabos longos, amplamente encontradas em atividades de mineração e extração de petróleo;

(ii) Análise não apenas da TMC gerada pelo inversor associada à cada técnica de modulação empregada, mas também da corrente de modo comum gerada por ela, circulando pelo aterramento do sistema;

(iii) Para o cumprimento dos itens acima, emprego de modelos adequados para o estudo de fenômenos transitórios/alta frequência, para representar o transformador, o cabo, o motor e o conversor.

II. ALGORITMOS PARA REDUÇÃO DA TMC

Nos métodos PWM vetoriais, para cada um dos oito estados de chaveamento possíveis existe um vetor associado no plano vetorial, V_0 a V_7 . A seleção das chaves e definição de seus tempos de acionamento são realizadas de maneira a sintetizar o vetor de referência. Os vetores V_1 a V_6 , denominados de ativos, geram uma TMC com amplitudes de $\pm V_{dc}/2$, enquanto que os vetores V_0 e V_7 , chamados de nulos, produzem a TMC com picos de $\pm V_{dc}/6$. V_{dc} é a tensão no barramento DC (direct current) do inversor.

Na modulação SVPWM (Space Vector PWM), o vetor de referência é sintetizado por dois vetores ativos adjacentes, sendo o tempo restante do período de chaveamento completado pelos vetores nulos, V_0 e V_7 . O impacto negativo desta abordagem em termos da TMC está na utilização de

vetores nulos para completar o período de chaveamento, obtendo-se assim uma amplitude da TMC de módulo igual a $V_{dc}/2$ nos intervalos entre os vetores ativos. Verificado isso, todos os algoritmos PWM vetoriais para a redução da tensão de modo comum consistem em utilizar técnicas para que a tensão de referência seja sintetizada apenas por vetores ativos, sem alterar o valor médio da mesma, limitando, assim, o módulo da amplitude da TMC em $V_{dc}/6$.

No método AZSPWM (Active Zero State PWM) [14], os vetores ativos são os mesmos que no método tradicional; no entanto, ao invés dos vetores nulos para completar o período de chaveamento, são utilizados um par de vetores ativos opostos entre si com os mesmos períodos de duração, reduzindo assim a amplitude da TMC.

No método NSPWM (Near State PWM) [15], para sintetizar o vetor de referência são utilizados os dois vetores ativos adjacentes mais o vetor vizinho mais próximo a ele, reduzindo, assim, a quantidade de chaveamentos.

No RSPWM (Remote State PWM) [16] são utilizados apenas três vetores ativos, que produzem a mesma TMC, para sintetizar a tensão de referência. Uma vez que eles ocupam todo o intervalo de tempo correspondente ao período de chaveamento, não há variações dv/dts na TMC resultante.

As Figuras 1 e 2 exibem, respectivamente, como o vetor de referência é sintetizado e a forma de onda da tensão de modo comum produzida em cada um dos métodos analisados

Figura 1: Composição do vetor de referência: (a) SVPWM (b) AZSPWM (c) NSPWM (d) RSPWM.

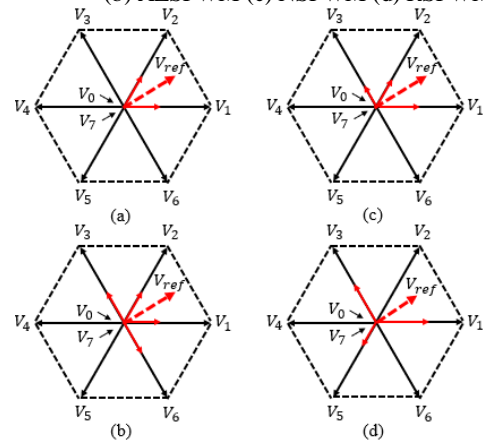
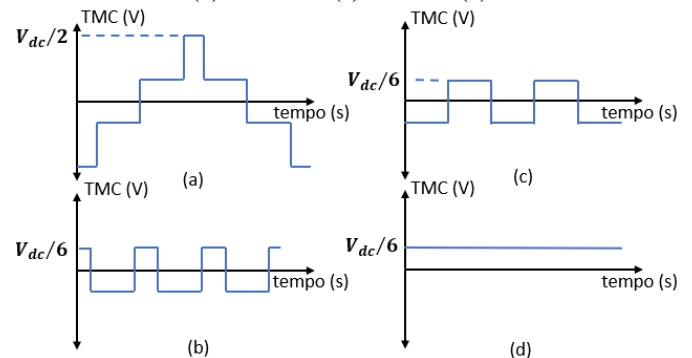


Figura 2: Forma de onda da TMC produzida: (a) SVPWM (b) AZSPWM (c) NSPWM (d) RSPWM.



III. CARACTERÍSTICAS DOS MÉTODOS DE REDUÇÃO DA TMC

Nesta seção são listadas algumas das características mais relevantes que devem ser levadas em conta em um projeto de sistema de acionamento e explicitado como os métodos avaliados se comportam em relação a elas.

A. Amplitude da TMC

O valor de pico da tensão de modo comum está associado diretamente à diferença de potencial imposta entre o neutro e a carcaça do motor, influenciando o projeto de sua isolamento e *layout* de sua estrutura. Dessa forma, quanto menor for a amplitude da TMC produzida, mais desejável é o método. O método tradicional SVPWM apresenta valores máximos de TMC de $\pm V_{dc}/2$, enquanto que as demais modulações reduzem esta amplitude para $\pm V_{dc}/6$.

B. Amplitude das transições (dv/dts) da TMC e sua quantidade ao longo de um ciclo

A forma de onda da tensão de modo comum é composta, normalmente, por degraus. Tais variações rápidas de tensão excitam as capacitâncias parasitas presentes entre elementos do conversor, cabo e motor e a terra, produzindo correntes de alta frequência para o sistema de aterramento que podem causar problemas de interferência eletromagnética conduzida. Portanto, tensões de modo comum que envolvam transições de tensão de menor amplitude são vantajosas, pois geram menores correntes de deslocamento nas diversas capacitâncias distribuídas para a terra. Além disso, quanto menor for o número de transições por período, diretamente menor será o número de ocorrências, ou de induções, dessas correntes oscilatórias. Nesse aspecto, os métodos SVPWM e AZSPWM apresentam 6 transições de tensão por período de chaveamento, enquanto que o NSPWM apresenta 4. Com relação à amplitude de tais transições de tensão, tem-se que as mesmas são equivalentes, correspondendo a $V_{dc}/3$. Já o RSPWM não apresenta variações (degraus) na forma de onda de sua tensão de modo comum, sendo esta constante e de módulo $V_{dc}/6$, representando sua grande vantagem.

C. Perdas vs. número de chaveamentos por período

Os eventos de chaveamento estão associados diretamente às perdas do inversor, visto que as perdas por comutação das chaves são maiores que as de condução. Sendo assim, métodos que requeiram menos transições de chaves por período reduzem as perdas globais do equipamento, elevando seu rendimento. O NSPWM apresenta apenas 4 chaveamentos por período sendo, portanto, o método mais eficiente. Já o SVPWM e o AZSPWM possuem 6, ao passo que o RSPWM é o mais oneroso em termos de energia dissipada no conversor, possuindo 8 chaveamentos por ciclo.

D. Presença de chaveamentos simultâneos

Dependendo da modulação, a lógica de chaveamento pode requerer comutações simultâneas de chaves em dois ramos diferentes do inversor, ocorrendo os chamados chaveamentos proibitivos. Estes, além de serem dificilmente reproduzidos na prática, devido ao tempo morto e transientes da chave, geram reversões na tensão de linha que resultam em altas sobretensões nos terminais do motor (especialmente em

aplicações que utilizam cabos longos). De todos os métodos apresentados, apenas o RSPWM apresenta a necessidade de chaveamentos simultâneos. Na prática, chaveamentos simultâneos não ocorrem; o intervalo de tempo entre as comutações, ainda que pequeno, irá resultar em *spikes* na forma de onda da tensão de modo comum, de maneira que a mesma, nesta modulação, não mostrar-se-á perfeitamente constante como ilustrado na Figura 2.d..

E. Largura da região de operação linear

A operação linear está associada ao conjunto de índices de modulação que produzem tensões na saída do inversor similares à tensão de referência. Fora da região de operação linear, a tensão de saída apresenta componentes harmônicas de baixa frequência próximas à fundamental, resultando em uma significativa distorção da forma de onda da corrente que alimenta o motor. Os métodos SVPWM e AZSPWM trabalham na região de operação linear para índices de modulação entre 0 e 0,907, o método NSPWM entre 0,604 e 0,907 e o RSPWM para índices entre 0 e 0,52. Portanto, no RSPWM é reduzida a tensão efetiva que pode ser obtida na saída do inversor a partir do barramento DC enquanto que no NSPWM o controle V/f do motor em baixas velocidades é afetado.

IV. MODELAGEM DO SISTEMA DE ACIONAMENTO

No intuito de se obter resultados computacionais de qualidade, modelos adequados ao estudo em foco foram utilizados para a representação do sistema. Na sequência são descritos, resumidamente, os modelos empregados neste trabalho.

O modelo do cabo deve ser capaz de representar satisfatoriamente três requisitos principais: (i) variação de sua resistência e indutância devido aos efeitos pelicular e proximidade, (ii) representação da natureza distribuída dos parâmetros, de forma a se reproduzir os fenômenos de propagação e reflexão de ondas e (iii) representação tanto do modo comum quanto do modo diferencial. Para isso, utilizou-se a modelagem de cabo proposta por [17], cujo detalhamento pode ser encontrado nessa referência.

Em relação ao motor, também é necessário utilizar um modelo que reproduza sua impedância entre fases e destas para a terra em uma ampla faixa de frequências. O ponto chave para isso, é a inclusão de suas capacitâncias intrínsecas, que se comportam como um caminho de baixa impedância para as correntes de alta frequência. No caso do presente trabalho, a modelagem escolhida foi aquela apresentada por [18].

No caso do inversor, deve-se utilizar uma modelagem que inclua a presença das capacitâncias parasitas de cada uma das chaves e do barramento DC para a terra. Para tal, foi utilizado o modelo sugerido por [19]. Neste caso, considerou-se o dissipador aterrado e o acoplamento capacitivo existente entre ele e o coletor das chaves e entre ele e o barramento DC.

Para estudos de sobretensões transitórias, que é essencialmente um fenômeno diferencial, o transformador não exerce nenhuma influência e pode ser desconsiderado. No entanto, quando se analisa a corrente de modo comum, o transformador desempenha um papel imprescindível, visto que sua impedância faz parte do circuito de modo comum. No

transformador, a corrente de modo comum flui do ponto neutro aterrado do secundário em direção aos terminais das fases. Como esta corrente transitória tem oscilações cuja frequência se encontra na faixa de dezenas a centenas de kHz, o modelo escolhido deve representar apropriadamente sua impedância em toda essa faixa, devendo incluir, portanto, os acoplamentos capacitivos existentes entre os elementos do transformador para o seu tanque (aterrado), além da variação da resistência dos seus enrolamentos. Em [20] é utilizado um modelo para estudos de surtos de tensão transferidos do secundário para o primário do transformador, mas que, com a devida adaptação [4], pode ser empregado para representar a sua impedância de sequência zero.

V. SIMULAÇÕES COMPUTACIONAIS

As simulações foram realizadas no *Simulink* utilizando as modelagens citadas na seção anterior e implementando as técnicas de chaveamento descritas na seção II. Para a conexão entre o motor e conversor foi utilizado um cabo de 80 metros; os parâmetros do motor foram obtidos de [21], referentes a um motor de indução trifásico de 3 cv; já os valores das capacitâncias do conversor foram retirados de [22] e, por último, os dados do transformador foram extraídos de [4]. A tensão do barramento DC é de 400 V e a frequência de chaveamento foi fixada em 5 kHz.

A. Tensão e corrente de modo comum

A Figura 3 exibe a TMC e a corrente de retorno pela terra produzida por ela, utilizando-se o método tradicional SVPWM. A Figura 4 mostra os resultados obtidos para o método AZSPWM. Já a Figura 5 se refere à modulação NSPWM, ao passo que a Figura 6 exibe os gráficos para o método RSPWM.

Figura 3: Tensão de modo comum produzida pelo inversor (gráfico superior) e a correspondente corrente de modo comum total (gráfico inferior) utilizando a metodologia SVPWM.

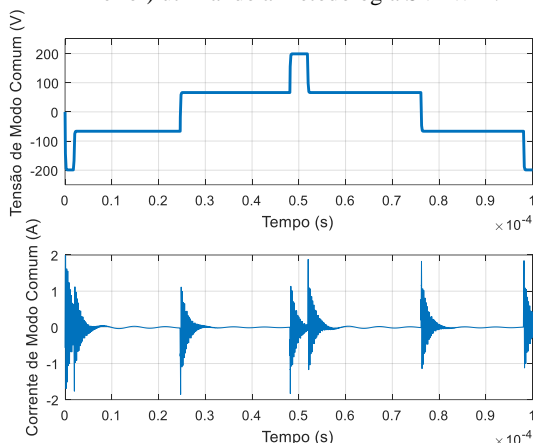


Figura 4: Tensão de modo comum produzida pelo inversor (gráfico superior) e a correspondente corrente de modo comum total (gráfico inferior) utilizando a metodologia AZSPWM.

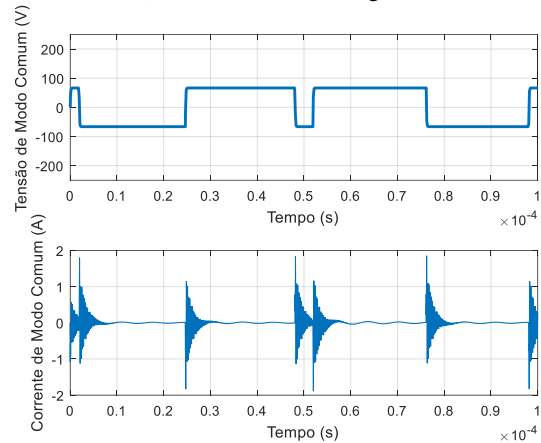


Figura 5: Tensão de modo comum produzida pelo inversor (gráfico superior) e a correspondente corrente de modo comum total (gráfico inferior) utilizando a metodologia NSPWM.

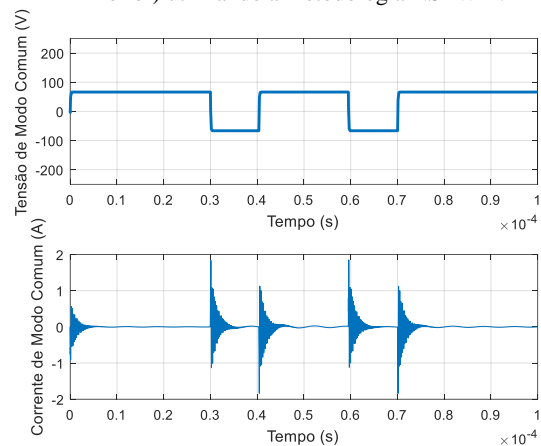
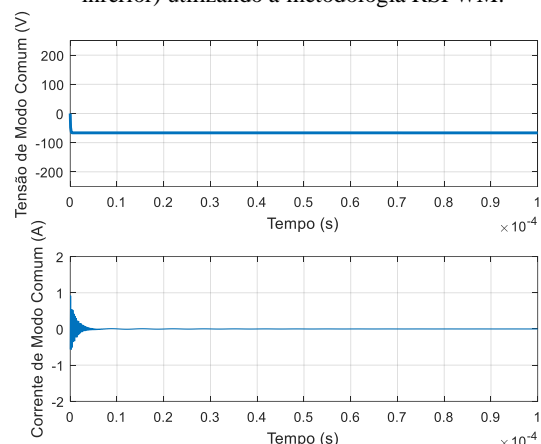


Figura 6: Tensão de modo comum produzida pelo inversor (gráfico superior) e a correspondente corrente de modo comum total (gráfico inferior) utilizando a metodologia RSPWM.



B. Sobretensões nos terminais do motor

As Figuras 7 a 9 mostram a tensão entre duas fases tanto na saída do inversor (início do cabo) como nos terminais do motor (final do cabo), para as modulações SVPWM, AZSPWM e RSPWM, respectivamente. No método

AZSPWM, foi apresentado o intervalo de tempo em que é gerada a maior tensão de linha no final do cabo. O método NSPWM apresentou a mesma forma de onda da Figura 7, ficando subentendida. A escala de tempo foi escolhida para enfatizar o pico inicial das oscilações de tensão, assim como o seu perfil. Vale ressaltar que, nas simulações, o tempo de subida dos pulsos foi ajustado em 200 ns, valor que é normalmente observado em IGBTs de baixa tensão.

Figura 7: Tensão de linha na saída do inversor (em azul) e no motor (em laranja) utilizando a metodologia SVPWM.

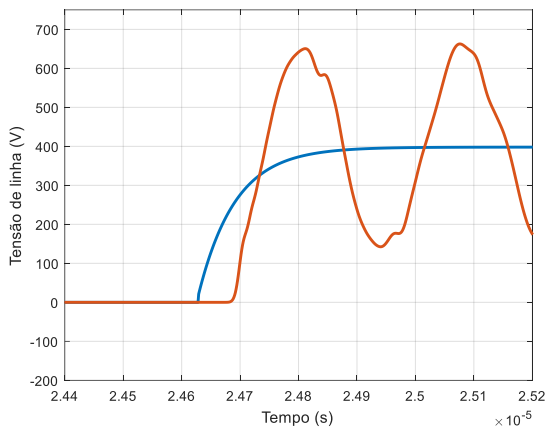


Figura 8: Tensão de linha na saída do inversor (em azul) e no motor (em laranja) utilizando a metodologia AZSPWM.

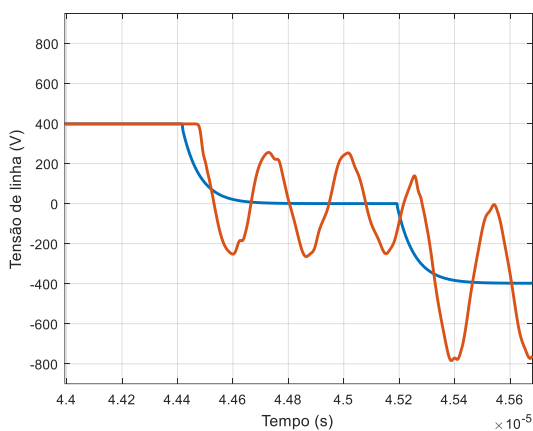
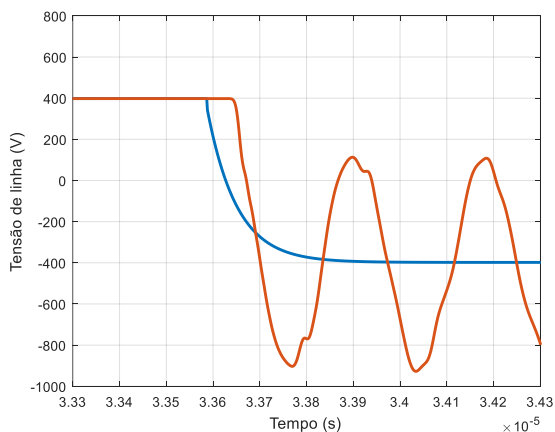


Figura 9: Tensão de linha na saída do inversor (em azul) e no motor (em laranja) utilizando a metodologia RSPWM.



VI. RESULTADOS E DISCUSSÕES

A partir dos gráficos da tensão de modo comum, observa-se uma redução de sua amplitude de $V_{dc}/2$ para $V_{dc}/6$ quando empregados os métodos que utilizam apenas vetores ativos para a síntese do vetor de referência. Já os resultados relativos à corrente de modo comum (a qual flui pelo aterramento do sistema) reforçam o fato de que a sua ocorrência é consequência da aplicação dos degraus presentes na tensão de modo comum nas capacitâncias para a terra distribuídas por todo o sistema. Dessa forma, conforme mostram as figuras, cada dv/dt da TMC origina uma corrente transitória, oscilatória e amortecida, que flui pelo circuito de modo comum do sistema. Pôde-se observar que os valores de pico dessa corrente foram praticamente os mesmos em todos os métodos aqui analisados, com exceção do RSPWM. A explicação é que, embora existam diferenças nas formas de onda da tensão de modo comum sintetizadas por cada um dos métodos, as variações (ou transições) de tensão são de mesma amplitude. No caso da RSPWM, tem-se que a mesma apresenta valor constante, o que não gera manifestações de correntes de deslocamento nos acoplamentos capacitivos para a terra. No que tange ao valor RMS das correntes de modo comum, observou-se uma diferença substancial entre elas, sendo que o pior caso ocorreu na modulação tradicional (SVPWM). Dessa forma, a aplicação de tais métodos alternativos mostra-se de fato justificável.

Em relação às sobretensões transitórias aplicadas nos terminais do motor, os métodos SVPWM e NSPWM apresentaram os melhores resultados. No RSPWM existe a necessidade de chaveamentos simultâneos em dois ramos do inversor, causando picos na tensão de linha de até 927 V ($2,32 V_{dc}$). No AZSPWM, o pico de tensão de 778 V ($1,95 V_{dc}/2$) é causado devido à sua própria sequência de comutações, o que faz com que a tensão de linha mude de polaridade dentro do período de chaveamento. Quando dois pulsos de tensão de polaridades opostas não são separados por um intervalo de tempo suficiente para amortecer a sobretensão oscilatória, há uma sobreposição dos efeitos, de forma que a tensão obtida (superposta) é maior. Vale ressaltar que o NSPWM apresenta esta mesma característica; no entanto, o espaço entre seus pulsos de polaridades opostas é suficientemente grande para que a oscilação de tensão seja completamente amortecida.

De maneira geral, observou-se que o RSPWM é o método que apresenta melhores resultados para a corrente de modo comum; contudo, o mesmo possui uma série de desvantagens, como sobretensões mais elevadas nos terminais do motor, baixa eficiência em termos de dissipação de energia nas chaves do inversor e estreita região de operação linear, o que reduz o aproveitamento da tensão do barramento DC no valor eficaz da tensão sintetizada. Além do mais, a necessidade de chaveamentos simultâneos representa um grande empecilho a este método nas aplicações práticas.

O AZSPWM exibe bons resultados nos diversos aspectos apresentados, exceto um, que é a sobretensão nos terminais do motor. Em aplicações que envolvam a utilização de cabos longos, este método não é o mais indicado.

Finalmente, pode-se afirmar que o NSPWM apresentou os melhores resultados em termos de eficiência energética e sobretensões transitórias, além de resultados satisfatórios em

termos de geração de corrente de modo comum e largura da região de operação linear.

VII. CONCLUSÃO

Neste trabalho, diversos aspectos dos principais métodos de modulação vetorial utilizados em inversores foram investigados, tendo como foco principal o seu comportamento no que diz respeito à geração de correntes de modo comum no sistema e também sobretensões nos terminais do motor. Perante os resultados obtidos, sugere-se a utilização do NSPWM, que apresentou desempenho satisfatório em todos os aspectos analisados. A única ressalva diz respeito ao fato de sua região linear ser estreita e deslocada para a região de velocidades mais altas; dessa forma, propõe-se utilizar uma solução híbrida onde, na região de frequências mais baixas, uma outra modulação passe a atuar.

REFERÊNCIAS

- [1] J. M. D. Murphy e F. G. Turnbull, *Power Electronic Control of AC Motors*, Pergamom Press, 2ª edição, 1989.
- [2] E. Persson, "Transient effects in application of PWM inverters to induction motors", *IEEE Transactions on Industry Applications*, Vol. 28, No. 5, pp. 1095–1101, 1992.
- [3] R. J. Kerkman, D. Leggate, e G. L. Skibinsky, "Interaction of drive modulation and cable parameters on AC motor transients", *IEEE Transactions on Industry Applications*, Vol. 33, No. 3, pp. 722-731, 1997.
- [4] H. Paula, M. V. C. Lisboa, J. F. R. Guilherme, W. P. Almeida e M. L. R. Chaves, "Differential overvoltages and common-mode currents in PWM motor drives: the influence of the cable arrangement on their characteristics", *Annual Conference of the IEEE Industrial Electronics Society*, pp. 1103-1109, 2009.
- [5] S. Ogasawara e H. Akagi, "Modeling and damping of high-frequency leakage currents in PWM inverter-fed AC motor drive systems", *IEEE Transactions on Industry Applications*, Vol. 32, No. 5, pp. 1105-1114, 1996.
- [6] S. Suwankawin et al. "Destruction by charge current and its solution for PWM inverter feeding multiple motors through long cables", *IEEE 40th IAS Annual Meeting*, pp. 1382-1389, 2005.
- [7] R. S. Araújo, H. de Paula, R. A. Rodrigues, L. M. R. Baccarini e A. V. Rocha, "Premature wear and recurring bearing failures in an inverter driven induction motor - part I: investigation of the problem", *IEEE Transactions on Industry Appl.*, Vol. 51, No. 6, pp. 4861-4867, 2015.
- [8] H. Akagi e T. Shimizu, "Attenuation of conducted EMI emissions from an inverter-driven motor", *IEEE Transactions on Power Electronics*, Vol. 23, No. 1, pp. 282-290, 2008.
- [9] A. V. Jouanne, H. Zhang e A. K. Wallace, "An evaluation of mitigation techniques for bearing currents, EMI and overvoltages in ASD applications", *IEEE Transactions on Industry Applic.*, Vol. 34, No. 5, pp. 1113-1122, 1998.
- [10] R. S. Araújo, R. A. Rodrigues, H. de Paula, Braz J. C. Filho, L. M. R. Baccarini e A. V. Rocha, "Premature wear and recurring bearing failures in an inverter-driven induction motor – part II: the proposed solution", *IEEE Transactions on Industry Applications*, Vol. 51, pp. 92-100, 2015.
- [11] M. M. Renge, e H. M. Suryawansh, "Multilevel inverter to reduce common mode voltage in AC motor drives using SPWM technique", *Journal of Power Electronics*, Vol. 11, No. 1, pp. 21-27, 2011.
- [12] A. M. Hava e E. Ün, "Performance analysis of reduced common-mode voltage PWM methods and comparison with standard PWM methods for three-phase voltage-source inverters", *IEEE Transactions On Power Electronics*, Vol. 24, No. 1, pp. 241-252, 2009.
- [13] C. Hou, C. Shih, P. Cheng, e A. M. Hava, "Common-mode voltage reduction pulsewidth modulation techniques for three-phase grid-connected converters", *IEEE Transactions On Power Electronics*, Vol. 28, No. 4, pp. 1971-1979, 2013.
- [14] G. Oriti, A. L. Julian, e T. A. Lipo, "A new space vector modulation strategy for common mode voltage reduction", *Power Electronics Specialists Conference, 28th Annual IEEE*, pp. 1541-1546, 1997.
- [15] E. Ün e A. M. Hava, "A near-state PWM method with reduced switching losses and reduced common-mode voltage for three-phase voltage source inverters", *IEEE Transactions on Industry Applications*, Vol. 45, No. 2, pp. 782-793, 2009.
- [16] M. Cacciato, A. Consoli, G. Scarcella, e A. Testa, "Reduction of common-mode currents in PWM inverter motor drives", *IEEE Transactions on Industry Applications*, Vol. 35, No. 2, pp. 469-476, 1999.
- [17] H. de Paula, D. A. Andrade, M. L. R. Chaves, J. L. Domingos e M. A. A. Freitas, "Methodology for cable modeling and simulation for high-frequency phenomena studies in PWM motor drives", *IEEE Transactions on Power Electronics*, Vol. 23, No. 2, pp. 744-752, 2008.
- [18] B. Mirafzal, G. L. Skibinski, R. M. Tallam, D. W. Schlegel e R. A. Lukaszewski, "Universal induction motor model with low-to-high frequency-response characteristics", *IEEE Transactions on Industry Applications*, Vol. 43, No. 5, pp. 1233-1246, 2007.
- [19] H. de Paula, B. J. Cardoso Filho, W. L. de Souza, e T. R. Oliveira, "Uma proposta para a modelagem de inversores para o estudo de correntes de modo comum em sistema de acionamento de motores", *9th IEEE/IAS International Conference on Industry Applications*, 2010.
- [20] A. R. de Conti, *Proteção de Redes Elétricas de Baixa Tensão: Sobretensões Transferidas em Transformadores de Distribuição*, Dissertação de Mestrado, Universidade Federal de Minas Gerais - UFMG, Belo Horizonte – MG, 2001.
- [21] W. P. de Almeida, *Contribuições ao Estudo das Tensões de Eixo e Correntes de Modo Comum em Motores de Indução Acionados por Conversores PWM*, Dissertação de Mestrado, Universidade Federal de Minas Gerais - UFMG, Belo Horizonte – MG, 2011.
- [22] E. G. Villabona, P. S. Gúrpide, O. A. Sádaba, A. L. Azanza e L. M. Palomo, "Simplified high-frequency model for AC drives", *28th IEEE IECON*, pp. 1144-1149, 2002.